**ERA-Praktikum, Projekt 2 – VHDL – Protokoll**

*Sechstes Treffen – 17.06.2018*

*Anmerkung: Zwischen dem fünften und sechsten Treffen wurde von den Gruppenmitgliedern einzeln oder nach Absprache zusammen an der Implementierung weitergearbeitet. Außer die bisher besprochenen Konzepte zu implementieren gab es hier jedoch keine Entwicklungen.*

Ziel:

* Fertige und funktionierende Implementierung

Ablauf:

* Besprechung, was noch fehlt und welche Teile fertig sind
* Letzte Änderungen an Testbench und Baustein, insbesondere hinzufügen von Kommentaren
* Intensives Testen auf verschiedenen Systemen

Ergebnis:

* Fertige Implementierung wie in Spezifikation beschrieben